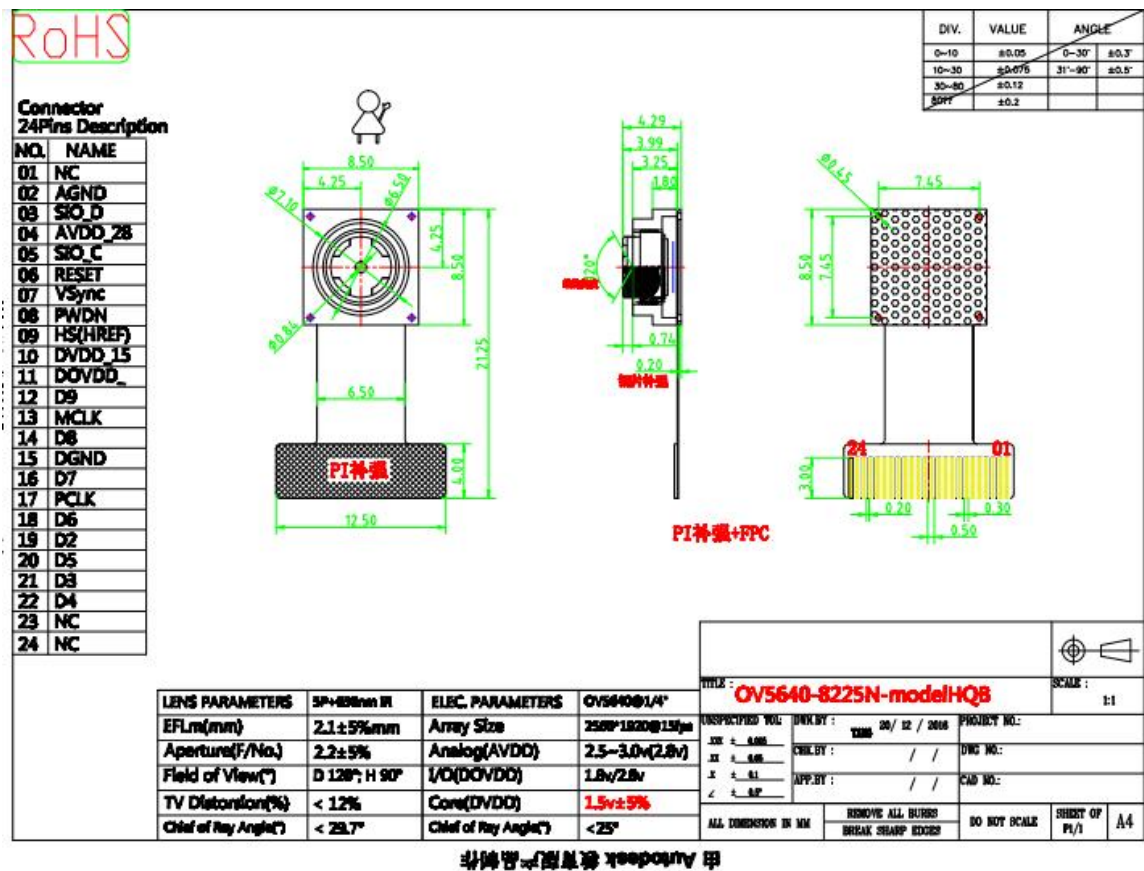
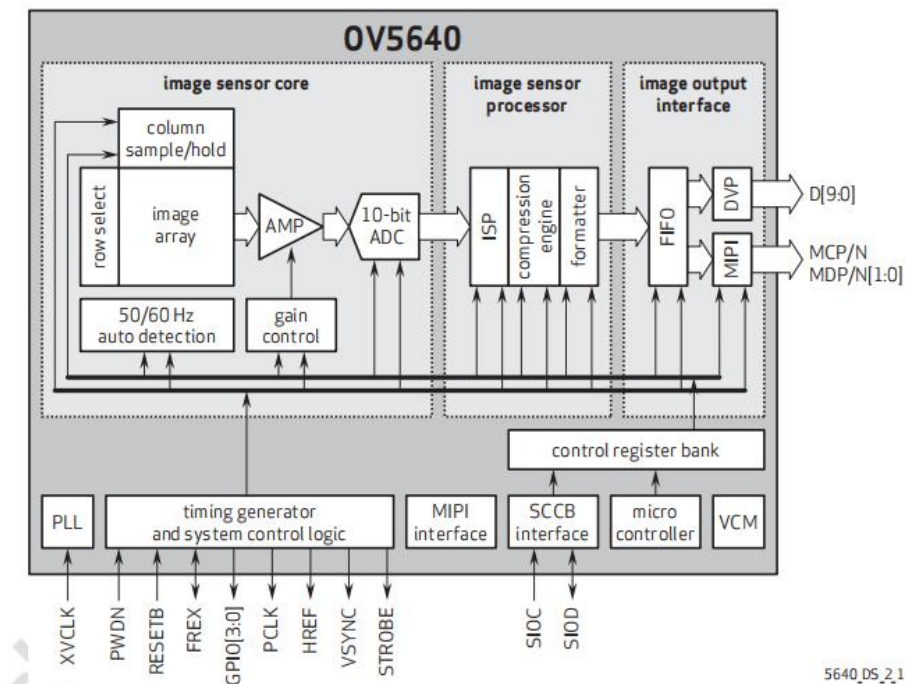


一、外观结构



二、原理框图

figure 2-1 OV5640 block diagram



三、性能指标

项 目	性能	备注
像素数	5Mp(2592*1944)	QXGA
动态图像分辨率	2592*1944/1024*768/640*480	QXGA/XGA/VGA
拍摄图像分辨率	2592*1944/1024*768/640*480	QXGA/XGA/VGA
色彩数	24位真彩	
焦距	3.02	
光圈数	2.2	
拍摄范围	0.2m→∞	
视场	68 °	
畸变	<1 %	
相对照度	>50%	
图像传输速率	15/30fps	UXGA/SXGA
白平衡	自动	
增益	自动	
曝光控制	自动	
输出信号	YUV/YcbCr/GRB 4:2:2/RGB565/555/444/RAWRGB	
编码输出	模拟或数字视频	
输出引脚	24Pin	
工作电压	1.7V – 3V	
功耗	Active:90mW/Standby:<20uA	
外形尺寸	8.5mm × 8.5mm × 4.5mm	± 0.1
工作温度	-20°C-70°C	

四、引脚定义

引脚	名称	引脚类型	功能定义
1	NC		No connect
2	AGND	Power	Analog ground
3	SIOD	I/O	SCCB serial interface data I/O
4	AVDD	power	Analog power supply
5	SIOC	Input	SCCB serial interface clock input
6	RESET	OUTPUT	Clears all registers and them to their default values
7	VSYNC	Output	Vertical sync output

8	PWDN	Function (default = 0)	Power Down Mode Selection - active high, internal pull-down resistor. 0: Normal mode 1: Power down mode
9	HREF	Output	HREF output
10	DVDD	power	Digital power supply
11	DOVDD	Power	Digital power supply (VDD-IO= 1.7 to 3.VDC)
12	D7	Output	Output bit[7]
13	XCLK1	Input	Crystal clock input
14	D6	Output	Output bit[6]
15	DGND	Power	Digital ground
16	D5	Output	Output bit[5]
17	PCLK	Output	Pixel clock output
18	D4	Output	Output bit[4]
19	D0	Output	Output bit[0]
20	D3	Output	Output bit[3]
21	D1	Output	Output bit[1]
22	D2	Output	Output bit[2]
23	NC		No connect
24	NC		No connect